|  |  |  |  |
| --- | --- | --- | --- |
| **№** | **Тема курсового** | **Фамилия** | **Роспись** |
|  | Проектирование систем сетевого аудита на основе ПЛИС (Xilinx FPGA) |  |  |
|  | Современные VLIW архитектуры вычислительных систем. |  |  |
|  | Проектирование систем обнаружения вторжений на основе ПЛИС (Xilinx FPGA) |  |  |
|  | Сигнальные процессоры. |  |  |
|  | Создание и управление карантином доступа к сети. |  |  |
|  | HDL-модели универсальных и специализированных вычислительных систем |  |  |
|  | Эффективная реализация алгоритма на процессорах нескольких архитектур с учетом их особенностей. |  |  |
|  | Оценка требований IPSec, VPN к производительности сетевого оборудования |  |  |
|  | Быстрое преобразование Фурье и его распараллеливание |  |  |
|  | Реализация ускорителей на основе FPGA для VPN-сетей |  |  |
|  | Нейрокомпьютеры |  |  |
|  | Cтандарт MPI-2: основные направления модификаций |  |  |
|  | Защита данных в MPI-2 |  |  |
|  | PVM — параллельная виртуальная машина, методы реализации параллельных программ |  |  |
|  | Технологии EPIC (одновременное выполнение команд программы), предсказание ветвлений при вычислениях. Принципы построения и работы. |  |  |
|  | Технология SSE-2, SSE-3. Принципы построения и работы. |  |  |
|  | Издержки и выигрыш при реализации параллельных и векторных вычислений. |  |  |
|  | Суперкомпьютер Cray X1. |  |  |
|  | Программирование USB – контроллера. |  |  |
|  | Реализация ускорителей на основе FPGA для VPN-сетей |  |  |
|  | Суперкомпьютер СКИФ |  |  |
|  | Сравнительная характеристика универсальных микропроцессоров и нейрокомпьютеров |  |  |
|  | Сравнительная характеристика универсальных и медийных микропроцессоров |  |  |
|  | Сравнительная характеристика универсальных и мультитредовых микропроцессоров; |  |  |
|  | Кластеры и массивно-параллельные системы различных производителей. |  |  |
|  | Архитектура транспьютеров |  |  |
|  | Характеристики команд микропроцессоров |  |  |
|  | Характеристика процессоров цифровой обработки сигналов |  |  |
|  | Разработка системы «Госэкзамен» |  |  |
|  | Разработка системы «ГЭК» |  |  |
|  | Реализация функций, поддерживающих оконный интерфейс |  |  |
|  | Архитектура серверов корпоративных баз данных. |  |  |
|  | Реализация среды визуального программирования |  |  |
|  | Построение сложных структур данных (списки, очереди, стеки, деревья), используя MCB-блоки |  |  |
|  | Построение различных видов деревьев, используя MCB-блоки |  |  |